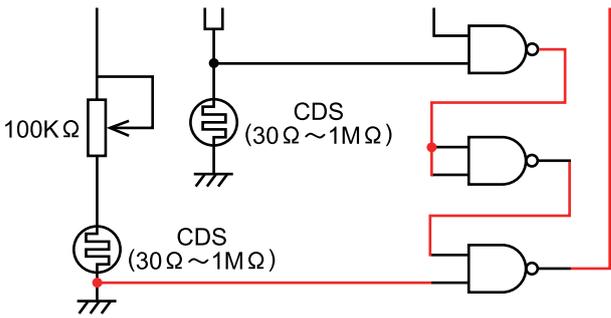
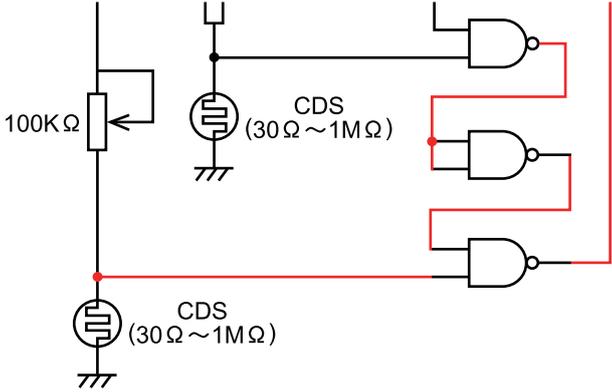
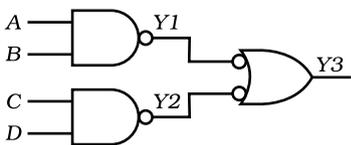
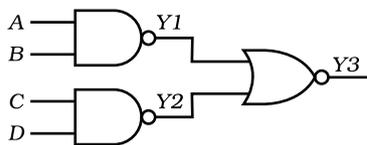


ページ	誤	正
P26	下から14行目 このときコンデンサを介してPIN4も一気に・・・	このときコンデンサを介してPIN1も一気に・・・
P30	<div style="background-color: #90EE90; padding: 5px; border: 1px solid black;"> 実験回路④ NOT 回路3の配線 </div>	<div style="background-color: #90EE90; padding: 5px; border: 1px solid black;"> 実験回路④ NAND 回路3の配線 </div>
P33	一番下のNANDの結線位置 	
P37	図44 3入力NORの変換 (c) $\overline{A+B+C} = \underline{\overline{A+B+C}}$	(c) $\overline{A+B+C} = \underline{\overline{A} \cdot \overline{B} \cdot \overline{C}}$
P42 P43	3ヶ所 	
P43	$Y3 = \overline{Y1} + \overline{Y2} = \overline{\overline{A \cdot B} + \overline{C \cdot D}} = \overline{\overline{A \cdot B} \cdot \overline{C \cdot D}} = A \cdot B \cdot C \cdot D$	$Y3 = \overline{Y1} + \overline{Y2} = \overline{\overline{A \cdot B} + \overline{C \cdot D}} = \overline{\overline{A \cdot B} \cdot \overline{C \cdot D}} = A \cdot B \cdot C \cdot D$
P44	<div style="background-color: #90EE90; padding: 5px; border: 1px solid black; text-align: center;"> 図49 NOR 素子 TC74HC02AP </div>	<div style="background-color: #90EE90; padding: 5px; border: 1px solid black; text-align: center;"> 図49 NAND 素子 TC74HC03AP </div>
P48	上から4行目 図54の(b)のように <u>出力側</u> に移動することもできます。	図54の(b)のように <u>入力側</u> に移動することもできます。