モデル	SDS2000X HD		SDS2000X Plus	
帯域幅	100/200/350 MHz（500 MHz アップグレード可）	○	100/200/350 MHz（500 MHz アップグレード可）	○
垂直分解能	12 bit	○	8 bit	×
HiRes/ERES	ERES 3 bit、ハードウェアベース	○	ERES 3 bit、演算機能のみ対応	×
アベレージ	ハードウェアベース	○	演算機能のみ対応	×
アナログチャンネル	4	×	2/4	○
リアルタイムサンプリングレート	インターリーブモード時：2 GSa/s	○	インターリーブモード時：2 GSa/s	○
メモリ長	インターリーブモード時：200 Mpts	○	インターリーブモード時：200 Mpts	○
波形キャプチャレート	ノーマルモード時：100,000 wfm/s	×	ノーマルモード時：120,000 wfm/s	○
垂直スケール	1 MΩ：500 μV/div ～ 10 V/div 50 Ω：500 μV/div ～ 1 V/div	○	1 MΩ：500 μV/div ～ 10 V/div 50 Ω：500 μV/div ～ 1 V/div	○
タイムスケール	1 ns/div ～ 1000 s/div 0.5 ns/div ～ 1000 s/div（500 MHz）	○	1 ns/div ～ 1000 s/div 0.5 ns/div ～ 1000 s/div（500 MHz）	○
タイムベース確度	初期値：±2 ppm 1年経過：±0.5 ppm 20年経過：±3 ppm	○	初期値：±1 ppm 1年経過：±1 ppm 10年経過：±3.5 ppm	×
インピーダンス	（1 MΩ±2%）‖（16 pF±2 pF） 50 Ω：50 Ω±1%	○	（1 MΩ±2%）‖（17 pF±2 pF） 50 Ω：50 Ω±1%	×
DCゲイン確度	0.5 mV/div ～ 4.95 mV/div：±1.5% 5 mV/div ～ 10 V/div：±0.5%	○	≦ 3.0%	×
ノイズフロア	70 μVrms @ 500 MHz	○	80 μVrms @ 500 MHz	×
SFDR	≧ 45 dBc	○	≧ 40 dBc	×
チャンネル間絶縁（@ 50Ω）	＞60 dBc、＜500 MHz ＞70 dBc、＜350 MHz	○	DC ～ 100 MHz：＞40 dB 100 MHz ～ BW：≧ 34 dB	×
トリガタイプ	エッジ、スロープ、パルス、ウィンドウ、ラント、インターバル、ドロップアウト、パターン、ビデオ、クオリファイド、Nth エッジ、ディレイ、セットアップ/ホールドタイム、シリアル	○	エッジ、スロープ、パルス、ウィンドウ、ラント、インターバル、ドロップアウト、パターン、ビデオ、シリアル	×
トリガゾーン	対応	○	対応	○
シリアルプロトコル・トリガ/デコード	I2C、SPI、UART、CAN、LIN オプション：CAN FD、FlexRay、I2S、MIL-STD-1553B、SENT、Manchester（デコードのみ）	○	I2C、SPI、UART、CAN、LIN オプション：CAN FD、FlexRay、I2S、MIL-STD-1553B、SENT、Manchester（デコードのみ）	○
演算機能	2トレース 2 Mpts FFT、四則演算、微分、積分、平方根、恒等式、否定、絶対値、符号関数、exp、exp10、ln、lg、内挿、最大値保持、最小値保持、数式エディタ	○	2トレース 2 Mpts FFT、四則演算、微分、積分、平方根、恒等式、否定、絶対値、符号関数、exp、exp10、ln、lg、内挿、最大値保持、最小値保持、数式エディタ	○
FFT	2 Mpts	○	2 Mpts	○
シーケンス	最大80,000セグメント	×	最大90,000セグメント	○
ヒストリ	最大80,000フレーム	×	最大90,000フレーム	○
自動測定パラメータ	50+	○	50+	○
測定プロット	対応	○	対応	○
サーチ＆ナビゲート	対応	○	対応	○
マスクテスト	対応	○	対応	○
波形ヒストグラム	対応	○	非対応	×
信号発生器	オプション：25 MHz	×	オプション：50 MHz、1チャンネル、組み込み式	○
ロジックアナライザ	オプション：16ディジタルチャンネル、500 MSa/s	○	オプション：16ディジタルチャンネル、500 MSa/s	○
デジタルマルチメータ	対応	○	非対応	×
ボード線図	対応	○	対応	○
パワー解析	オプション対応	○	オプション対応	○
カウンタ	7桁	○	7桁	○
入出力	USB 2.0 ホスト×3、USB 2.0 デバイス、10M/100M LAN、EXTトリガ 補助出力：トリガ出力、合否判定出力	○	USB 2.0 ホスト×2、USB 2.0 デバイス、100M LAN、EXT ≦ 1.5 Vrms、EXT/5 ≦ 7.5 Vrms 補助出力：トリガ出力 -- 3.3 V LVCMOS、合否判定出力 -- 3.3 V TTL	×
輝度諧調＆色温度表示	256段階	○	256段階	○
ディスプレイ	10.1インチ タッチスクリーン、1024×600	○	10.1インチ タッチスクリーン、1024×600	○
価格	高価	×	安価	○